

Válasz
Dr. Zombory László a műszaki tudomány doktora
Földesy Péter “Integrált érzékelés és jelfeldolgozás a fókusz síkban” című MTA
doktori disszertációjához készített bírálatára

Mindenekelőtt megköszönöm Dr. Zombory László opponensi munkáját és részletesen kifejtett véleményét, a dolgozat elolvasására és a bírálatra szánt idejét.

A formai kivitellel kapcsolatban a bíráló kiemelte a hibás utalást egy nem létező fejezetre, mely valóban az érthetőséget zavarta. A 9., 11. oldalak szövegkörnyezetében a helyes utalás “A kis felbontású nagysebességű esetre egy topografikus 4:1 érzékelő processzor arányt használó megvalósítást (0 fejezet).” és “szenzorokkal topografikus elrendezést (0 fejezet),” valójában a következő “2.4 Bit-soros implementáció” fejezetre kellene, hogy mutasson.

Az angol és magyar szakkifejezések körülményes választása esetében a fellelhető magyar változatot használtam, de valóban helytelenül magyarítottam számos esetben akár fonetikus átírással is.

A bírálat kiemeli, hogy mindenütt szilícium (Si) alapanyagot használtam saját tervezésű érzékelők létrehozására. Ennek valóban technológiai előnyei vannak, bár a nagyfrekvenciás viselkedése a Si CMOS áramköröknek alulmarad akár a SiGe, BiCMOS, SOI és egyéb anyagi és kialakításbeli variánsnak. A választás a szilícium technológiára három indokkal tudom magyarázni, egyrészt az integrált áramköri gyártáshoz való akadémiai hozzáférés (Europractice) ezt támogatja, a szilícium technológiák ára lényegesen alacsonyabb az egzotikus anyagokénál, végül a kiterjedt tervezési támogatás és megoldások tették lehetővé teljes rendszerek integrálását egyetlen áramkörbe (pl. lock-in erősítőt).

Végezetül, megköszönve Dr. Gingl Zoltán támogató véleményét, kérem a bírálatra adott válaszaim elfogadását.

Dunakeszi, 2018. Július 18.

Tisztelettel:
Dr. Földesy Péter